L Number	Hits	Search Text	DB	Time stamp
1	291	(711/119).CCLS.	USPAT	2003/10/15 19:09
2	443	(711/122).CCLS.	USPAT	2003/10/15 19:09
3	193	(711/135).CCLS.	USPAT	2003/10/15 19:09
4	593	(711/141).CCLS.	USPAT	2003/10/15 19:09
5	454	(711/146).CCLS.	USPAT	2003/10/15 19:09
6	9	chipset adj1 cache	USPAT	2003/10/15 19:16
7	3905	controller near2 cache	USPAT	2003/10/15 19:21
8	615	(((711/119).CCLS.) or ((711/122).CCLS.) or	USPAT	2003/10/15 19:21
		((711/135).CCLS.) or ((711/141).CCLS.) or		
		((711/146).CCLS.)) and (controller near2	a'	}
		cache)		j
9	2616	(controller near2 cache) same (cpu or	USPAT	2003/10/15 19:21
		processor)	,]
10	483	(((711/119).CCLS.) or ((711/122).CCLS.) or	USPAT	2003/10/15 19:22
		((711/135).CCLS.) or ((711/141).CCLS.) or		
		((711/146).CCLS.)) and ((controller near2		
		cache) same (cpu or processor))		
11	712	(controller near2 cache) same (cpu or	USPAT	2003/10/15 19:22
		<pre>processor) same (internal\$2 or external\$2)</pre>		
12	108	(((711/119).CCLS.) or ((711/122).CCLS.) or	USPAT	2003/10/15 19:22
		((711/135).CCLS.) or ((711/141).CCLS.) or		
		((711/146).CCLS.)) and ((controller near2		
		cache) same (cpu or processor) same		
		(internal\$2 or external\$2))		